I2C stm32f103

1.1 I2c master mode

Ở chế độ, , giao diện I2c bắt đầu dữ liệu truyền và khởi tạo tín hiệu xung. 1 dãy dữ liệu truyền luôn luôn bắt đầu bằng START CONDITION và kết thúc bằng STOP CONDITION

Chế độ master được lựa chọn ngay khi tín hiệu START\_CONDITION được khởi tạo trên bus cùng với start bit

Dưới đây là một dãy các yêu cầu trong chế độ master

Lập trình ngoại vi xung đầu vào tring thanh ghi I2C\_CR2 để mà khởi tạo chính xác thời gian

Cấu hình những thanh ghi điều kiển xung

Lậo trình thanh ghi I2C\_CR1 để cho phép ngoại vi

Đặt START bit trong thanh ghi I2C\_CR1 để khởi tạo điều kiển bắt đầu

Tần số xung ngoại vi đầu vào cần phải tối thiểu : 2MHz ở chế độ Sm và 4MHz ở chế độ Fm

1.3 Điều kiển bắt đầu, start condition

Việc mà đặt tín hiểu bắt đầu là để giao diện tạo 1 Start condition và kích hoạt chế độ master (MSL bit được bật) khi BUSY bit bị xoá

Ghi chú: ở chế độ master, việc đặt START CONDITION cũng khởi tạo ReSTART CONDITION ở cuối của chuyển đổi dữ liệu hiện thời

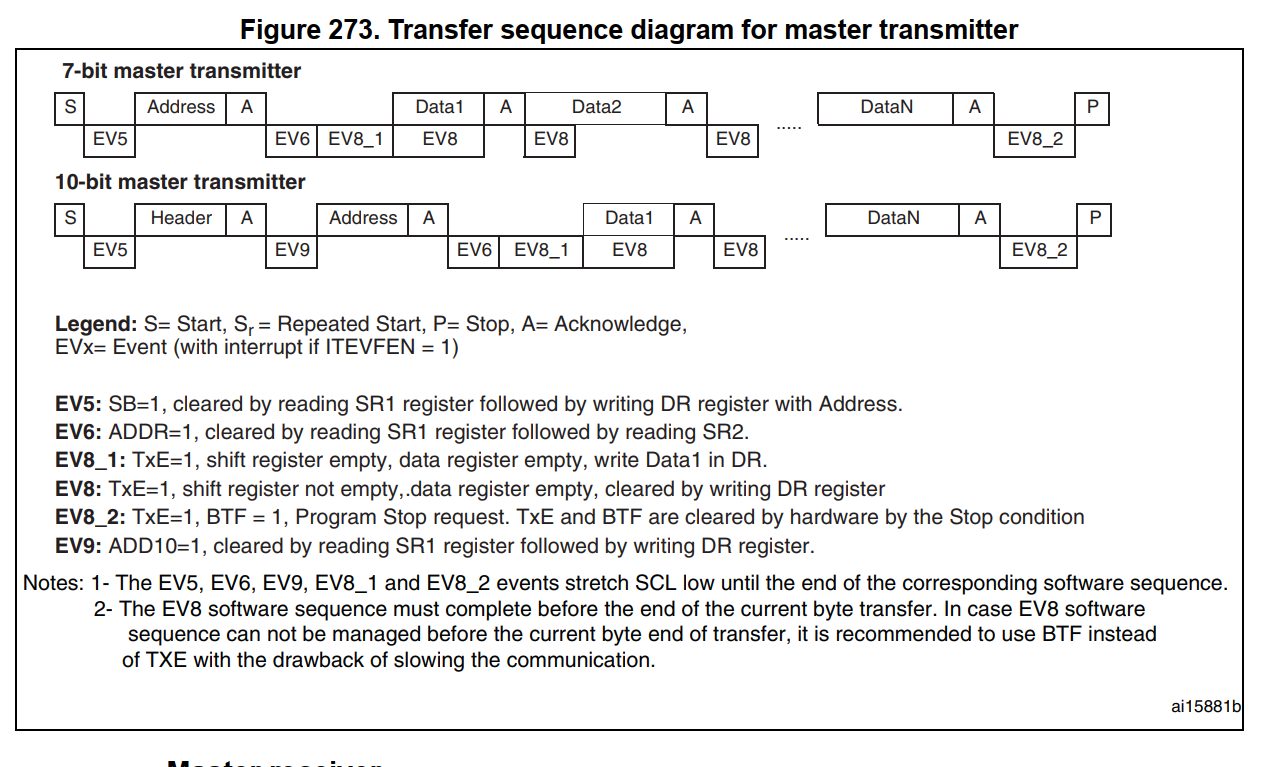
1… Master gữi dữ liệu

Sau khi truyền địa chỉ và sau khi xoá ADDR, thiết bị chủ gữi những byte dự liệu từ DR đến dây SDA thông qua thanh ghi dịch

Master đợi đến khi dữ liệu đầu tiên được ghi và I2C\_DR

Khi nào xung acknowledge được nhận, bit TxE được bật bởi phần cứng và 1 ngắt được khởi tạo nếu ITEVFEN và ITBUFEN được bật

Nếu TxE được bật và 1 dữ liệu đã không được ghi và DR trước khi kết thúc 1 truyền dữ liệu cuối cùng , BTF được bât và giao diện chờ cho đến khi BTF được xoá bở việc đọc SR1 theo sau đó là ghi DR,



Các bước để ghi 1 byte dữ liệu, 7 bit address

Gữi bit Start

EV5 : SB = 1, xoá bởi đọc SR1 được theo sau bởi việc đọc DR cùng với địa chỉ

EV6 : ADDR = 1, xoá bởi việc đọc SR1 sau khi đọc SR2

EV8\_1 : TxE = 1, thanh ghi dịch không trống, thanh ghi dữ liệu trống, ghi data 1 DR

EV8 : TxE = 1, thanh ghi dịch không trống, thanh ghi dữ liệu trống, xoá bởi việc ghi DR

EV8\_2 : TxE = 1, BTF = 1, yêu cầu lập trình stop condition, TXE và BTF bị xoá bởi phần cứng bởi STOP CONDITION

|  |
| --- |
| // create start condition  I2C1->CR1 |= (1<<8);  // EV5 : check Start condition generated  while(! (I2C1->SR1 & (1<<0)));  status = I2C1->SR1;  I2C1->DR = address;    // EV6: Received address matched  while(! (I2C1->SR1 & (1<<1)));  status = I2C1->SR1;  status = I2C1->SR2;    // EV8\_1: write data DR  while(! (I2C1->SR1 & (1<<7)));  I2C1->DR = byte;    while(! (I2C1->SR1 & (1<<7)));  while(! (I2C1->SR1 & (1<<2)));    // EV8\_2: create stop condition  I2C1->CR1 |= (1<<9);  status = I2C1->SR1;  status = I2C1->SR2; |